PATENT ABSTRACTS OF JAPAN

(11)Publication number:

62-013120

(43) Date of publication of application: 21.01.1987

(51)Int.CI.

H01L 27/08

H03K 17/687

H03K 19/094

(21)Application number: 60-153433

(71)Applicant: MITSUBISHI ELECTRIC CORP

(22) Date of filing:

10.07.1985

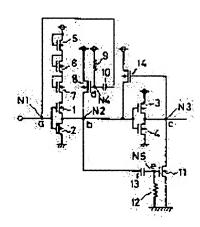
(72)Inventor: KIHARA YUJI

(54) SEMICONDUCTOR DEVICE

(57)Abstract:

PURPOSE: To realize a semiconductor device with low power consumption by providing a voltage drop series transistor (TR) decreasing the power voltage of the 1st input stage and a capacitance coupling circuit to prevent operation delay.

CONSTITUTION: A voltage of a TR lower by 1VTHN is obtained at the drain of N-channel TRs 5, 6, 7. A voltage of VCC(power voltage)-3VTHN is applied to the drain of the N-channel TR 7 by using the three TRs. The circuit consisting of TRs 8, 11, resistors 9, 12 and capacitors 10, 13 is to prevent the operation delay and the gate of the TRs 8, 11 is fixed by the resistors 9, 12 so as not to give any effect in terms of DC and the circuit prevents the operation delay only when the input voltage level changes from H to L.



LEGAL STATUS

[Date of request for examination]

[Date of sending the examiner's decision of rejection]

[Kind of final disposal of application other than the examiner's decision of rejection or application converted registration]

[Date of final disposal for application]

[Patent number]

[Date of registration]

[Number of appeal against examiner's decision of rejection]

[Date of requesting appeal against examiner's decision of rejection]

[Date of extinction of right]

Copyright (C); 1998,2003 Japan Patent Office



(11) Publication number:

62013120 A

Generated Document.

PATENT ABSTRACTS OF JAPAN

(21) Application number: 60153433

(51) Intl. Cl.: H03K 19/00 H01L 27/08 H03K 17/687

H03K 19/094

(22) Application date: 10.07.85

(30) Priority:

(43) Date of application

publication:

21.01.87

(84) Designated contracting

states:

(71) Applicant: MITSUBISHI ELECTRIC CORP

(72) Inventor: KIHARA YUJI

(74) Representative:

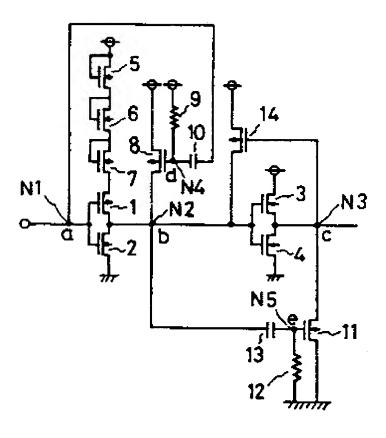
(54) SEMICONDUCTOR DEVICE

(57) Abstract:

PURPOSE: To realize a semiconductor device with low power consumption by providing a voltage drop series transistor (TR) decreasing the power voltage of the 1st input stage and a capacitance coupling circuit to prevent operation delay.

CONSTITUTION: A voltage of a TR lower by 1VTHN is obtained at the drain of N-channel TRs 5, 6, 7. A voltage of VCC(power voltage)-3VTHN is applied to the drain of the N-channel TR 7 by using the three TRs. The circuit consisting of TRs 8, 11, resistors 9, 12 and capacitors 10, 13 is to prevent the operation delay and the gate of the TRs 8, 11 is fixed by the resistors 9, 12 so as not to give any effect in terms of DC and the circuit prevents the operation delay only when the input voltage level changes from H to L.

COPYRIGHT: (C)1987,JPO&Japio



① 特許出頭公告

⑫特 許 公 報(B2)

昭62-13120

@Int_Cl.4

- 識別記号

庁内整理番号

200公告 昭和62年(1987) 3月24日

B 23 K 26/06 26/08 H 01 S 3/00 7362-4E 7362-4E 6466-5F

発明の数 1 (全3頁)

❸発明の名称

ガルバノメータ光走査型レーザ加工装置

②特 肥 昭57-87471 够公 随 昭58-205690

会出 類 昭57(1982)5月24日 ❸昭58(1983)11月30日

⑫発 明者 废 治 井 上

東京都港区芝五丁目33番1号 日本電気株式会社内

頭 日本電気株式会社 创出 人

東京都港区芝5丁目33番1号

砂代 理 人 弁理士 内 原

審 査 官 沼沢 雄

1

2

切特許請求の範囲

ムービングコイル型ガルバノメータの回転軸 上に取り付けられた反射鏡を位置信号によつて回 転させ反射鏡に入射したレーザ光の反射光を移動 加工装置において、互に直交する1対のガルパノ メータと、このガルバノメータへ入射する前にレ ーザ光が通過し、レーザビーム径を拡大するレー ザビームエクスパンダとを含み、このレーザビー ズの光軸がレンズの中心軸に対して極少量偏心さ せかつ中心軸のまわりに高速に回転させる駆動機 構を付加したことを特徴とするガルバノメータ光 走査型レーザ加工装置。

発明の詳細な説明

本発明はガルバノメータ光走査型レーザ加工装 置に関するものである。

レーザビームを二次元に移動させることはレー ザ加工などの応用に不可欠な技術である。ガルバ ノメータの回転軸上に取り付けられた反射鏡の回 20 転を利用して、レーザ光を二次元に走査する方法 は、立上りの加速度数10G、移動速度数m/秒が 容易に得られ極めて高速の加工が可能である特徴 を持つている。レーザ加工装置の内でも高速性の ルのトリミング装置や試料に英数字等などを印字 するレーザマーキング装置などの応用には、この 方法が広く応用されている。

こうしたガルバノメータ方式の加工装置の加工

幅はレーザビームの集光径できまり、通常50μm 程度であるが、最近より広い加工幅の加工幅も要 求される事例が多くなつている。たとえばレーザ トリミングの場合では高圧回路に使用するハイブ させて加工を行うガルバノメータ光走査型レーザ 5 リツトICでは耐圧が要求されるため切り込みの 幅が広いことを必要とする。またレーザマーキン グでは商標やタイトルなどに太くて鮮明な文字へ の需要は大きい。

加工幅を広くする為には、レーザビームのスポ ムエキスパンダを構成する少なくとも1つのレン 10 ツト径を大きくすることが簡単には考えられるが スポツト径を大きくすることにより、パワー密度 が低下し、加工能力が低下し、抵抗が十分切断さ れない、あるいは文字が不鮮明になるという欠点 があつた。したがつて細いスポット径のままで太 15 い加工幅が得られる加工装置が求められていた。

> 本発明の目的は、このような要求に沿つた細い スポット径のままで太い加工幅が得られるガルバ ノメータ光走査型レーザ加工装置を提供すること である。

本発明によれば、ムーピングコイル型ガルパノ メータの回転軸上に取り付けられた反射鏡を位置 信号によって回転させ反射鏡に入射したレーザ光 の反射光を移動させて加工を行うガルバノメータ 光走査型レーザ加工装置において互に直交する1 要求される厚膜ハイブリツドICや抵抗モジユー 25 対のガルバノメータとこのガルバノメータへ入射 する前にレーザ光が通過し、レーザビーム径を拡 大するレーザビームエクスパンダーとを含み、こ のレーザピームエキスパンダを構成するレンズの 少なくとも1つのレンズの光軸がレンズの中心軸 に対して極小量偏心させ、かつ、このレンズを中 心軸のまわりに高速に回転させる駆動機構を付加 したことを特徴とするガルバノメータ光走査型レ ーザ加工装置が得られる。

説明する。第1図は本発明のビームエキスパンダ 部分の一実施例で原理を説明するための図であ る。レンズ1は光軸と中心軸が偏心しており、レ ンズ1の中心軸のまわりの回転によりこれを通過 するレーザビームは軌跡が曲げられ円運動を行な 10 ンズに限るものでなく複数のレンズを回転させて い、ビームエキスパンダのもう1つのレンズ2を 通過した後も微小な円の軌跡3を描く。このよう に微小な偏心させたレンズを高速回転させること によつて、これを通過したレーザビームは微小の ータで走査することによつて得られる加工の軌跡 は第2図のように模式的に示される。このように することにより広い加工幅が得られると同時に円 運動であるため進行方向に往復する成分があるた 跡の開始点と終端点の近傍を除き、レーザ光の照 射がくり返して照射することが可能である。この くり返し照射のためレーザの加工特性が向上す る。第3図は本発明の一実施例である。

は偏心レンズを含み回転駆動機構13により高速 回転させられているビームエキスパンダー2を通 過し、円運動を行う。円運動を行うレーザビーム は、X軸ガルバノメータ14およびY軸ガルバノ

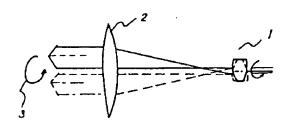
メータ15により高速のビーム移動が行われ対物 レンズ 1 6 および90° 反射鏡 1 7 を経て試料 1 8 に照射される。19,20はそれぞれガルバノメ ータの位置信号および駆動回路である。偏心レン 次に本発明について図面を参照しながら詳細に 5 スの回転を止めればもとの細い加工幅も得られ る。偏心レンズの偏心量レンズの曲率等によって 円運動の径は適当に設定できる。また、回転させ る偏心レンズはエキスパンダを構成するどのレン ズでもよい。また、回転させるレンズは1つのレ も加工の軌跡は複雑になるが同様の効果を生むこ とが可能である。

このように本発明によれば、レーザスポット径 より大きな加工幅が得られかつ優れた加工特性を 円運動を伴つており、このレーザ光をガルバノメ 15 持つガルバノメータ光走査型レーザ加工装置が得 られる。

図面の簡単な説明

第1図は本発明の原理を示すためのビームエキ スパンダ部の一実施例、第2図は本発明による加 め偏心量を適度にとることにより、レーザ光の軌 20 工軌跡の模式図であり、第3図は本発明の一実施 例を示すガルバノメータ光走査型レーザ加工装置 の構成例である。

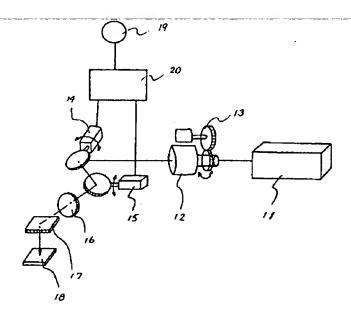
1, 2はレンズ、3はビームの動き、11はレ ーザ発振器、12はビームエキスパンダ、13は レーザ発振器11から発射されたレーザビーム 25 回転駆動機構、14,15はガルバノメータ、1 6は対物レンズ、17は90°反射鏡、18は試 料、19,20はガルバノメータの位置信号と駆 動回路である。



第 1 図



第2図



第3図